MKXXxxx 内蔵 Flash メモリ 対応手順書

株式会社DTSインサイト

【ご注意】

- (1) 本書の内容の一部または、全部を無断転載することは禁止されています。
- (2) 本書の内容については、改良のため予告なしに変更することがあります。
- (3) 本書の内容について、ご不明な点やお気付きの点がありましたら、ご連絡ください。
- (4) 本製品を運用した結果の影響については、(3)項にかかわらず責任を負いかねますのでご了 承ください。
- (5) 本書に記載されている会社名・製品名は、各社の登録商標、または商標です。
- © 2013 DTS INSIGHT CORPORATION. All rights reserved

Printed in Japan

改訂履歴

版	発行日付	変更内容
第1版	2013.1.31	新規発行
第2版	2013.7.1	MK70FN1M0V 対応 対応バージョン表を修正
第3版	2013.08.23	FlexMemory 対応 K60/K70 グループ対応
第4版	2014.10.01	K10/K20 グループ対応

目次

1	はじめに	5
2	対応 Install Kit CD バージョン	5
3	事前準備	6
-	3.1 Flash Security が有効状態の場合	6
	3.2 ベクタテーブルに正しいアドレスが入っていない場合	6
	3.3 ETM 無効時の設定	7
	3.4 DataFlashの割り当て	8
4	メモリマッピング設定	9
	4.1 フラッシュマッピング設定	9
	4.2 ICE 作業用ユーザーRAM 設定	11
5	フラッシュメモリイレース	12
6	フラッシュメモリダウンロード	12
7	フラッシュメモリソフトウェアブレーク	13
8	MPU 固有設定	
	8.1 RESET	
	8.2 その他	16
9	注意事項 / 制限事項	17
	9.1 エラー発生時の対処フロー	17
	9.1.1 セキュリティエラー	17
	9.1.2 フラッシュ定義ファイル(frd)設定エラー	
	9.2 WatchDogTimer(WDT)	19
	9.3 Flash Protection について	19
	9.4 内蔵フラッシュソフトウェアブレークについて	19
	9.5 Swap 機能について	19

1 はじめに

この資料は、内蔵フラッシュ書き込みに関する簡易手順書です。 詳細な使用方法につきましては、「microVIEW-PLUS ユーザーズマニュアル(共通編)/(固有編)」を ご覧ください。

2 対応 Install Kit CD バージョン

以下のバージョン以降でお使いください。

Device Model	Supported Versions		
Device Woder	SLX600	H2X600IK	
K10 Series 💥	3.10	1.10	
K20 Series 💥	3.10	1.10	
K60 Series	3.10	1.10	
K70 Series	3.10	1.10	

※FlexMemory 有りのデバイスは未対応です。

3事前準備

3.1 Flash Security が有効状態の場合

Flash Security が有効状態の場合、ICE 接続ができません。以下のエラーが発生した場合は 「9.1 エラー発生時の対処フロー」をご覧ください。

ICE Error No.fe6: Flash Security が有効のため ICE 接続できませんでした。 ブレーク設定の解除および、シンボル登録情報を削除し、MPU 固有設定[RESET]タブの セキュリティ/プロテクト強制解除を ON にし、再度 RESET してください。 *強制解除には内蔵フラッシュ全消去を伴います

3.2 ベクタテーブルに正しいアドレスが入っていない場合

microVIEW-PLUS は、Reset コマンドによる接続後、プログラム表示(逆 ASM 表示)のため、リセットベクタ 領域をダンプします。例えばベクタテーブルが、イレース状態(0xFFFFFFF)のとき、0xFFFFFFEをダンプし ようとしてしまい、"ICE Error No.f58: スティッキーエラー"が発生します。

【対策】

ツールバーの Reset ボタンを右クリックし、「Reset 同期設定」ウィンドウを開く。

Reset 同期設定	\mathbf{X}
Resetコマント1こ同期してコマントを発行する(1)	
(<u>)</u> אוליקר (E) (<u>S)</u> אוליקר (<u>S)</u> 	"Reset に同期してプログラムを表示 する"の設定を、OFF にする。 (= Reset コマンドでダンプしない)
Reset1こ同期して7泊275ムを表示する(D) OK キャンセル	

内蔵フラッシュメモリにプログラムがダウンロードできたら(正しいベクタテーブルの値が 書き込まれたら)、上記の設定を ON に戻してご使用ください。

3.3 ETM 無効時の設定

(ETM Type が JTAG になっている場合は、本設定は不要です)

ボードの ETM が無効になっいる場合は、ICE の設定も ETM が無効となるような設定でお使いください。 MPU→ETM Control を選択。

E	TM Co	ntrol		X
	Contro	Config. Sys. Config.	FIFO Overflow	
		ETM Type		
		🔿 JTAG	● JTAG+ETM	
		ETM Port Selection		
	\langle	⊙ GPIO	D ETM	
		Port Size	8-bit	*
		FIFO Overflow	No Protection	¥
		Port Mode	dynamic	×
		Пrace-ID	0X1	
		DTrace-ID	0X2	
		Trace Sink		
		出力先	TPIU	~
		Port Width	4-bit	~
		Formatter Mode	Continuous	▼
			ОК	

3.4 DataFlash の割り当て

FlexMemory を搭載しているデバイスで、DataFlash ヘダウンロードする場合は ダウンロード前に DataFlash サイズの設定をする必要があります。 DataFlash サイズの設定は「Program Partition Command」で設定してください。 ※1

注意:

DataFlash サイズを変更する場合は、block erase をするか mass erase をして、 DataFlash サイズの設定を初期化し、再度設定をする必要があります。 mass erase をすると全メモリ領域が erase されますのでご注意ください。 mass erase は MPU 固有設定画面のセキュリティ/プロテクト強制解除で実行できます。 詳細は「8.1RESET」をご覧ください。

※1: FlexNVM サイズが 256KB で DataFlash を 128KB に設定する例

```
mem b 0x40020007 = 0x80;
                         #FCCOB0 レジスタ
mem b 0x40020006 = 0x00;
                         #FCCOB1 レジスタ
                         #FCCOB2 レジスタ
mem b 0x40020005 = 0x00;
mem b 0x40020004 = 0x00;
                         #FCCOB3 レジスタ
mem b 0x4002000b = 0x09;
                         #FCCOB4 レジスタ
                                            (EEPROM Data Size Code)
                         #FCCOB5 レジスタ
                                            (FlexNVM Partition Code)
mem b 0x4002000a = 0x05;
mem b 0x40020000 = 0x80 off; # FSTAT レジスタ
#以下で、DataFlash サイズ設定が正常に完了したかを確認
eval a = 0x80
               :# 設定が正常に完了した場合の FTFE FSTAT の値
for($c=0;$c<100;$c++){
 eval $b = *(char *)0x40020000; #FTFE_FSTAT レジスタ
 eval b \&= 0xF0
 if(a == b)
   endloop
  }
}
if(a == b)
 echo setting OK!;
                   # 設定 OK
}
else{
 echo setting error; # 設定 NG Command の各レジスタ設定値を確認してください
}
```

上記の枠内をテキストにコピー&ペーストし、拡張子 mvw のファイルを作成することで スクリプトとして使用することができます。 FCCOB4,FCCOB5 レジスタの値は、使用される EEPROM Data Size と FlexNVM Partition Code に 合わせて変更してご使用ください。

各レジスタの値については、チップマニュアルをご覧ください。

4メモリマッピング設定

4.1 フラッシュマッピング設定

・メモリマッピングウィンドウを開きます。
 環境→メモリマッピングを選択してください。

$\underline{\mathbb{O}}$	環境	竟① MPU(<u>P</u>) レジスタ(R) メ				
		ጵႪンロ−ト*(<u>D</u>)				
11:m		アッフ ゚ ロード(<u>U</u>)				
The second		固有情報がウンロード(L)				
		パス設定(<u>P</u>)				
¥.	MRP	メモリマッヒ ^ッ ング(<u>M</u>) Alt+4				
	٢	ICE制御の設定①				
-0	шęя	オブジュウトマップ(<u>O</u>)				
000		操作プロ−ブ選択(<u>R</u>)				

・選択後、以下のようにメモリマップウィンドウが表示されます。

: メモリマゥビンが					
マッピング	CS	HighSp	peedPROBE		
No アドレス範囲]	メモリ種別	アクセス属性	フラッシュメモリ種別	メモリ接続タイプ

・マッピング設定を行います。

メモリマッピング画面を右クリックし、"追加"を選択します。

:	メモリマッヒシンゲ							
	マッピング	CS	HighSp	eedPROBE				
	No アドレス範囲]	メモリ種別	アクセス属性	フラッシ	ュメモリ種別		
				追加				
以	下を例に設定し	してくださ	V١	E UPAK				
	マッピング設定					内蔵フラッシュ	メモリ開始アドレス	
	開始アドレス		000000			フラッシュメモ	リを選択	
	メモリ種別	\bigcirc	ラッシュメモリ		~	×1		
	フラッシュメモリ	種別人 МК	60FN1M0V				_	
	メモリ接続タイプ	[#] 32t	pitx1		~	32bit×1を選択		
	フラッシュメモリ	定義ファイル	レ(frd)提供サイ	トを表示する				
			OK		セル			

※1 使用するフラッシュに合わせた「フラッシュメモリ書き込み定義ファイル(frd)」を選択してください。

FlexNVM を DataFlash として使用する場合は、ProgramFlash 用のマッピング設定とは別に DataFlash 用のマッピング設定が必要です。

DataFlash 用の「フラッシュメモリ書き込み定義ファイル(frd)」のファイル名は 以下の基準になっておりますので、お使いの環境に合せて選択してください。 「FLEXNVM <FlexNVM 全体のサイズ>_DATA <DataFlash として割り当てたサイズ>.frd」

例) デバイスが MK60DX256VMC10 で DataFlash を 128KB に設定している場合



XEUT	የ୬ピ° ング						×
	マッピング	CS	HighSpeedPROBE				
No	アドレス範	Ħ	メモリ種別	アクセス属性	フラッシュメモリ種別	メモリ接続タイプ	
0	0000000-0	003FFFF	フラッシュメモリ		MK60DX256V	32bitx1	
1	1000000-1	001FFFF	フラッシュメモリ		FLEXNVM256KB DATA128KB	32bitx1	
2	2000000-2	000FFFF	ICE作業用ユーザーRAM			64Kバイト	-

4.2 ICE 作業用ユーザーRAM 設定

ICE 作業用ユーザーRAM のマッピングを行うことで、フラッシュへのダウンロード がより高速になります。

マッピング設定を行わなくてもフラッシュへのダウンロードは可能です。 その場合、ダウンロード直前に必ず Reset コマンドを実行してください。

ICE 作業用ユーザーRAM には、ICE が占有可能な領域を設定してください。

以下は、0x20000000から16KB サイズ分設定したときの設定例です。 実際の設定はお使いの SoC のメモリマップを参照して行ってください。

マッピング設定	×
開始アドレス	2000000
メモリ種別	ICE作業用ユーザーRAM 🔽
使用可能サイズ	16Kノ ᡪᢅ᠇/ト
	OK キャンセル

5 フラッシュメモリイレース

「microVIEW-PLUS ユーザーズマニュアル(固有編)」をご覧ください。 なお、メモリマッピングの設定は本書に記載済みですので、その他についてご覧ください。

注意:

MPU 固有設定[その他]タブの Force Setting at Downloading が「Invalid」の状態で Flash Configuration Field (0x400~0x40F) をイレースした場合、Flash Security は Secure 状態になります。その状態で、 Reset を行うと ICE からユーザーシステムに接続できなくなります。 接続できなくなった場合は「9.1 エラー発生時の対処フロー」をご覧ください。

6 フラッシュメモリダウンロード

「microVIEW-PLUS ユーザーズマニュアル(固有編)」をご覧ください。 なお、メモリマッピングの設定は本書に記載済みですので、その他についてご覧ください。

注意:

(1) Flash Configuration Field (0x400~0x40F) ヘダウンロードする場合は以下にご注意ください。

 MPU 固有設定[その他]タブの Force Setting at Downloading が「Invalid」の状態で Flash Security を Secure にするデータをダウンロードした場合、Reset をした時点で ICE からユーザーシ ステムに接続できなくなります。

ICEから接続できなくなった場合は「9.1エラー発生時の対処フロー」をご覧ください。

- ② MPU 固有設定[その他]タブの Force Setting at Downloading が「Forced unsecured/unprotection」 以外を選択した状態で Flash Protection を Protected にするデータをダウンロードした場合、 対象のフラッシュメモリ領域へのイレース、ダウンロード、ソフトウェアブレークができ なくなります。
- ③ Flash Security のMEENビット(bit[5:4])は必ずb'11(mass erase がイネーブルとなる値)にすり 替えてダウンロードします。
- (2) "ICE Error No.1e41: フラッシュメモリ デバイスプロテクトエラー"が発生した場合は 「9.3 Flash Protection について」をご覧ください。
- (3) ダウンロード中に次のような異常終了が発生した場合、ICE 作業 RAM 領域を設定せずにダウン ロードしていただくか、ダウンロード直前に Reset コマンドを実行してください。
 - ・ウォッチドックタイマリセットによる ICE のリセット検出
 - ・消去エラー/ベリファイエラー以外のエラー
- (4) ICE 作業用ユーザーRAM を設定せずにダウンロードを行う場合はダウンロード直前に Reset コマンドを実行してください。

7 フラッシュメモリソフトウェアブレーク

「microVIEW-PLUS ユーザーズマニュアル(固有編)」をご覧ください。 なお、メモリマッピングの設定は本書に記載済みですので、その他についてご覧ください。 初期状態では、フラッシュメモリへのソフトウェアブレークが禁止されています。 禁止されている状態でフラッシュメモリへソフトウェアブレークを設定した場合は、次のエラー になります。

ICE Error No.8c4: Set Software Break Verify Error

フラッシュメモリへのソフトウェアブレーク設定を許可する場合は、MPU 固有設定 [その他] タ ブのフラッシュメモリソフトウェアブレークの「許可する」をチェックしてください。

MPU固有	有設定 🛛 🚺	<
OCD	デイジーチェイン ハードウェア協調 その他 ()	
	ローディング等のアクセスサイズ	
	MPU最大 🔽	
	~フラッシュメモリダウンロード	
	セクタリトライ回数 0×0	
	~フラッシュメモリソフトウェアブレーク	
	✓許可する	
	□ JEDECタイプ連続書き込み	
	保守用	
	TCKドライバー設定 0	

注意:

(1)Flash Configuation Field (0x400~0x40F) へのソフトウェアブレークは行えません。設定した場合、 次のエラーになります。

ICE Error No.fd2: プログラム領域ではないためソフトウェアブレーク設定はできません

(2)"ICE Error No.1e41: フラッシュメモリ デバイスプロテクトエラー"が発生した場合は 「9.3 Flash Protection について」をご覧ください。

8 MPU 固有設定

本章では、内蔵フラッシュメモリに関連した MPU 固有設定の操作について説明します。 その他の MPU 固有設定については「microVIEW-PLUS ユーザーズマニュアル(固有編)」をご覧ください。 メニューバーの[MPU] → [MPU 固有設定] 選択にて MPU 固有設定が可能になります。

8.1 RESET

セキュリティ/プロテクト強制解除

Kinetis 製品ファミリでは、内蔵フラッシュメモリ内にある Flash Security Byte や Flash Protection Byte の 設定によって、Debug port をディセーブルにする事や、メモリを書込みや消去からプロテクトする事が できます。

本設定では、Reset コマンド処理でセキュリティやプロテクトがかかった状態を強制的に解除するかどうかを制御します。設定後は必ず、Reset コマンドを実行してください。

M	PU固	有設定		
	ユーサ	げーシステム	RESET	CoreSight 同期メモリ操作 ハー
		~ユーザーシ	ステムリモ	セット検出時
		⊙ 復帰処明	里後再実 行	行する
		○通知のみ	*	
		○通知しな	3.1	
		-resetコマン	۳	
		リセットベク	タブレーク	ク 設定する 🔽
		nSRST7	⁷ サート	
		解除後待ち	時間	100ms 💌
		nTRST7	ゲート	
		解除後待ち	時間	300ms 🔽
	C	<u>□セキュリ</u>	ティ/プロ:	コテクト強制解除

チェックしない	Secure 状態のデバイスを検出した場合、ICE からの接続ができません。 (デフォルト)
チェックする (*1)(*2)	Reset コマンド実行時に強制的にセキュリティやプロテクトを解除します。 Reset コマンド完了後に自動的にチェックが外れます。 解除に伴い mass erase(内蔵フラッシュ全消去)を行うため、Swap 状態や、 Data Flash/EEPROM 領域設定も含め、すべて消去されます。 Reset コマンドを実行する前に、全てのブレーク設定を解除し、シンボル登録
	は削除してください。

*1: セキュリティ解除時に動作する mass erase(内蔵フラッシュ全消去)には nSRST のアサートを伴いま すので、ユーザーシステム上の ICE 接続用コネクタヘ nSRST 信号を必ず結線してください。 結線についての詳細は「adviceLUNA ユーザーズマニュアル固有編」をご覧ください。 「nSRST アサート」のチェックをはずした状態でお使いになると、Flash Security の解除が行えない 場合があります。

*2: Kinetis K Series には2分割したフラッシュメモリのマッピングを入れ替える事が可能な Swap 機能が あります。Swap 有効状態でこの操作をした場合、Swap 解除後に再度 Secure 状態になるため、チェッ クして Reset コマンドを実行する操作を2回続けて行ってください。

8.2 その他

Forced Setting at Downloading

内蔵フラッシュメモリ内にある Flash Security Byte や Flash Protection Byte を含むセクタやブロックへの ダウンロードや消去を行った際に、セキュリティやプロテクトをかけないデータにすり替えてダウン ロードするかどうかを制御します。

MPU固有設定 🔀				
J	CoreSight 同期メモリ操作 ハードウェア協調 その他	< >		
	- ローディング等のアクセスサイズ			
	MPU最大 🔽			
	- フラッシュメモリダウンロード			
	セクタリトライ回数 0×0			
	- Forced Setting at Downloading			
	💿 Invalid			
	◯ Forced-unsecured			
	O Forced unsecured/unprotection			

Invalid (*1)	ダウンロード対象領域に Flash Security Byte (0x40C)を含むセクタやブロックが ある場合、MEEN ビット(bit[5:4])のみ b'11(mass erase がディセーブルにならな い値)にすり替えます。それ以外は、ダウンロード時に指定したデータをその まま書き込みます。(デフォルト)
Forced-unsecured (*1)	ダウンロード対象領域に Flash Security Byte (0x40C)を含むセクタやブロックが ある場合、Secure 状態にならないようデータをすり替えてダウンロードしま す。
Forced unsecured /unprotection (*1)	ダウンロード対象領域に Flash Security Byte(0x40C)を含むセクタやブロックが ある場合、Secure 状態にならないようデータをすり替えてダウンロードしま す。 また、ダウンロード対象領域に次の領域を含むセクタやブロックがある場合、 Protected にならないようデータをすり替えてダウンロードします。 • Program Flash Protection Byte (0x408~0x40B) • Data Flash Protection Byte (0x40F)

*1:本来のデータではなく、adviceLUNAですり替えた値をダウンロードするため、ROM サムチェック プログラム等をデバッグする場合はご注意ください。

9注意事項 / 制限事項

9.1 エラー発生時の対処フロー

9.1.1 セキュリティエラー

Flash Security が Secure 状態になっていると、ICE の接続が出来なくなってしまいます。 以下のエラーが発生した場合、この状態になっている可能性がありますので 図1のフローを参照し対処を行ってください。

ICE Error No.fe6: Flash Security が有効のため ICE 接続できませんでした。 ブレーク設定の解除および、シンボル登録情報を削除し、MPU 固有設定[RESET]タブの セキュリティ/プロテクト強制解除を ON にし、再度 RESET してください。 *強制解除には内蔵フラッシュ全消去を伴います

また、セキュリティ解除時に動作する mass erase(内蔵フラッシュ全消去)には nSRST のアサートを伴いますので、ユーザーシステム上の ICE 接続用コネクタヘ nSRST 信号を必ず結線してください。 結線についての詳細は「adviceLUNA ユーザーズマニュアル固有編」をご覧ください。



図1:エラー対処フロー

- *1: チェックを入れて Reset コマンドを実行しますと、その時点のセキュリティ/プロテクト状態に よらず必ず mass erase(内蔵フラッシュ全消去)を行います。
- *2:解除に伴い mass erase(内蔵フラッシュ全消去)を行うため、Swap 状態や、Data Flash/EEPROM 領域設定も含め、すべて消去されます。Reset コマンドを実行する前に、全てのブレーク設定 を解除し、シンボル登録は削除してください。

*3:次のエラーになります。

ICE Error No.fe7: mass erase がディセーブルで Flash Security が Secure 状態になっています。 この状態のデバイスは ICE からセキュリティ解除が行えないため接続できません。 デバイスまたはボードの購入元にお問合せください。

9.1.2 フラッシュ定義ファイル(frd)設定エラー

以下のエラーが発生した場合、フラッシュ定義ファイル(frd)の指定が間違っている可能性が あります。

*ICE Error No.ffc: フラッシュメモリ種別の指定が間違っています。 *マッピング設定で正しいフラッシュメモリ種別を選択してください。

以下の内容を確認してください。

□ProgramFlash へのダウンロードでエラーが発生した場合

デバイスに合ったフラッシュ定義ファイルが設定されていません。 デバイス名に沿ったフラッシュ定義ファイルを設定してください。

□DataFlash へのダウンロードでエラーが発生した場合

Flash Configuration Register 1の DEPART の値を確認してください。

DEPART の値が"0xF"の場合
 DataFlash サイズが設定されていない可能性があります。
 Program Partition command で設定してください。
 ※「3.4DataFlash の割り当て」に設定例があります。

・DEPART の値が"0xF"以外の場合

Program Partition command で設定した DataFlash サイズとフラッシュ定義ファイルで 指定している DataFlash サイズが合っていない可能性があります。 DEPART で設定している DataFlash サイズに合ったフラッシュ定義ファイルを 設定してください。 ※フラッシュ定義ファイル設定は「4.1フラッシュマッピング設定」をご覧ください。

9.2 WatchDogTimer(WDT)

WDT(WatchDogTimer)有効時でもフラッシュメモリ書き込みは可能です。 Flash 書込み時は ICE の内部処理で WDT を一時的にディセーブル状態にしています。 (書込み終了後、元の設定状態に戻します。)

デバッグモードの WDT は有効にしないでください。

9.3 Flash Protection について

Flash Protection で protected にしてあるフラッシュ領域へのイレース、ダウンロード、ソフトウェアブ レークの設定は出来ません。

"ICE Error No.1e41: フラッシュメモリ デバイスプロテクトエラー"が発生します。

Flash Configuration Field (0x400~0x40F) が Protected の場合、解除するには Flash Security と同様に、 MPU 固有設定[RESET]タブのセキュリティ/プロテクト強制解除を ON にして Reset してください。

9.4 内蔵フラッシュソフトウェアブレークについて

Flash Configuation Field (0x400~0x40F) へのソフトウェアブレークは行えません。設定した場合、 次のエラーになります。

ICE Error No.fd2: プログラム領域ではないためソフトウェアブレーク設定はできません

9.5 Swap 機能について

ICE は Kinetis の Swap 機能の設定に追従しておりません。Swap 機能を使用する場合は、事前に Swapping される領域に設定しているイベント、ブレーク、シンボル情報等、アドレス情報を必要と する機能は全て無効にしてから Swapping を行ってください。本作業を行わない場合は、Swapping 後、 正常にデバッグが継続できなくなる可能性があります。

また、Swapping を行う際は、事前に非アクティブブロックの Flash Security Byte(offset + 0x40C)に対して、Secure 状態にならないデータをダウンロードしてください。

Swap 有効状態でセキュリティ/プロテクト強制解除を実行した場合、Swap 解除後に再度 Secure 状態 になるため、セキュリティ/プロテクト強制解除をチェックして Reset コマンドを実行する操作を 2 回続けて行ってください。