TMPM343 内蔵 Flash メモリ 対応手順書

株式会社DTSインサイト

【ご注意】

- (1) 本書の内容の一部または、全部を無断転載することは禁止されています。
- (2) 本書の内容については、改良のため予告なしに変更することがあります。
- (3) 本書の内容について、ご不明な点やお気付きの点がありましたら、ご連絡ください。
- (4) 本製品を運用した結果の影響については、(3)項にかかわらず責任を負いかねますのでご了 承ください。
- (5) 本書に記載されている会社名・製品名は、各社の登録商標、または商標です。
- © 2013 DTS INSIGHT CORPORATION. All rights reserved

Printed in Japan

改訂履歴

版	発行日付	変更内容
第1版	2013.10.31	新規発行
第2版	2013.11.08	フラッシュソフトウェアブレーク対応
第3版	2014.11.25	・「2. 対応 Install kit CD バージョン」全面改定 ・誤記修正

目次

1	はじめに	5
2	対応 Install kit CD バージョン	5
3	事前準備	6
	 3.1 セキュリティ機能 	6
	3.2 ベクタテーブルに正しいアドレスが入っていない場合	6
4	メモリマッピング設定	7
	4.1 フラッシュマッピング設定	7
	4.2 ICE 作業用ユーザーRAM 設定	8
5	フラッシュメモリイレース	9
6	フラッシュメモリダウンロード	9
7	フラッシュメモリソフトウェアブレーク	9
8	注意事項	10
	8.1 動作モードについて	10

1はじめに

この資料は、フラッシュ書き込みに関する固有の注意事項について記載したものです。 従いまして、書き込みの手順等の ICE の操作方法に関しましては、 「microVIEW-PLUS ユーザーズマニュアル(共通編)/(固有編)」をご覧ください。

2 対応 Install kit CD バージョン

下記バージョン以上の Install Kit をご使用ください。

SoC 名	対応バージョン		
	adviceLUNA II	adviceLUNA	
	H2X600IK	SLX600	
TMPM343FDXBG	1.04	3.01	
TMPM343FEXBG	1.04	3.01	
TMPM343F10XBG	1.04	3.01	

3事前準備

3.1 セキュリティ機能

内蔵フラッシュメモリのセキュリティ機能を有効にしないでください。
セキュリティ機能を有効にしますと、デバッグ通信不可となり ICE が使用できなくなります。
セキュリティ機能が有効になる条件は以下の項目すべてに合致した場合となります。
(詳しくは SoC のデータシートをご覧ください)
- SECBIT レジスタのビットを"1"にセット
- 内蔵フラッシュメモリのライト/消去プロテクト用の 全てのプロテクトビットを"0"にセット

3.2 ベクタテーブルに正しいアドレスが入っていない場合

microVIEW-PLUS は、reset コマンドによる接続後、プログラム表示(逆 ASM 表示)のため、リセットベクタ 領域をダンプします。内蔵フラッシュメモリに何も書きこまれていないとき(ベクタテーブルが、 0xFFFFFFF)、0xFFFFFFEをダンプしようとしてしまい、"ICE Error No.f58: スティッキーエラー"が発生し ます。

【対策】

ツールバーの Reset ボタンを右クリックし、「Reset 同期設定」ウィンドウを開く。

Reset 同期設定	\mathbf{X}
□ Resetコマント1こ同期してコマントを発行する(1)	
(<u>ס</u>)אליקב (E) (E) (C) או או איז אליקב (C)	"Reset に同期してプログラムを表示 する"の設定を、OFF にする。 (= reset コマンドでダンプしない)
■ Resetl こ同期して7 泊がラムを表示する(D) OK キャンセル	

内蔵フラッシュメモリにプログラムがダウンロードできたら(正しいベクタテーブルの値が 書き込まれたら)、上記の設定を ON にもどしてご使用ください。

4メモリマッピング設定

4.1 フラッシュマッピング設定

フラッシュメモリのマッピングは、フラッシュメモリへのダウンロードおよび ソフトウェアブレーク機能を使用する場合に、設定が必要になります。

メモリマッピングウィンドウを開きます。

環境→メモリマッピングを選択してください。



・ 選択後、以下のようにメモリマップ画面が表示されます。

: メモリマッヒ*ング			
マッピング	CS HighSpeedPROBE		
No アドレス範囲	メモリ種別 アクセス属性	フラッシュメモリ種別	メモリ接続タイプ

・マッピング設定をおこないます。

メモリマッピング画面を右クリックし、"追加"を選択します。

: メモリマッヒ"ング					
マッピング	CS	HighSp	eedPROBE		
No アドレス範囲		メモリ種別	アクセス属性	フラッシュメモリ種別	
			追加 削除		

以下を例に設定してください

マッピング設定	」内蔵フラッシュメモリ開始アドレス
開始アドレス 100000000	フラッシュメモリを選択
メモリ種別 フラッシュメモリ	TMPM343F10XBG.frd を選択 ※1
フラッシュメモリ種別 TOSHIBA TMPM343F10XBG	Joint×1 を選択
メモリ接続タイプ 32bitx1 ・	
フラッシュメモリ定義ファイル(frd)提供サイトを表示する	
OK キャンセル	

※1 使用するフラッシュに合わせた「フラッシュメモリ書き込み定義ファイル(frd)」を選択してください。

製品	対象ファイル
TMPM343FDXBG	TMPM343FDXBG.frd
TMPM343FEXBG	TMPM343FEXBG.frd
TMPM343F10XBG	TMPM343F10XBG.frd

4.2 ICE 作業用ユーザーRAM 設定

ICE 作業用ユーザーRAM のマッピングを行うことで、フラッシュメモリへのダウンロードが より高速になります。

マッピング設定を行わなくてもフラッシュメモリへのダウンロードは可能です。

ICE 作業用ユーザーRAM には、ICE が占有可能な領域を設定してください。

以下は、0x20000000から32KBサイズ分設定したときの設定例です。 実際の設定はお使いの MPU のメモリマップを参照しておこなってください。

マッピング設定	
開始アドレス	20000000
メモリ種別	ICE作業用ユーザーRAM 🕑
使用可能サイズ	32K/Ñ-/ト
	OK キャンセル

5フラッシュメモリイレース

microVIEW-PLUS ユーザーズマニュアル 共通編(mvwPLUSj.pdf)の 「**5.2 フラッシュメモリの内容をイレースするためには**」をご覧ください。 なお、メモリマッピングの設定は本書に記載済みですので、その他についてご覧ください。

6フラッシュメモリダウンロード

microVIEW-PLUS ユーザーズマニュアル 共通編(mvwPLUSj.pdf)の 「5. フラッシュメモリヘプログラムをダウンロードする--フラッシュメモリ」をご覧ください。 なお、メモリマッピングの設定は本書に記載済みですので、その他についてご覧ください。

7フラッシュメモリソフトウェアブレーク

microVIEW-PLUS ユーザーズマニュアル 固有編(HLX600_jpn.pdf)の 「9.5 フラッシュメモリへソフトウェアブレークを設定する」をご覧ください。 なお、メモリマッピングの設定は本書に記載済みですので、その他についてご覧ください。 初期状態では、フラッシュメモリへのソフトウェアブレークが禁止されています。 禁止されている状態でフラッシュメモリへソフトウェアブレークを設定した場合は、次のエラー になります。

"ICE Error No.8c4: Set Software Break Verify Error"

フラッシュメモリへのソフトウェアブレーク設定を許可する場合は、MPU 固有設定 [その他] タ ブのフラッシュメモリソフトウェアブレークの「許可する」をチェックしてください。

MPU固有設定	×
CoreSight 同期メモリ操作 ハードウェア協調 その他	< >
- ローディング等のアクセスサイズ	
MPU最大 🔽	
~ フラッシュメモリダウンロード	
セクタリトライ回数 0×0	
- フラッシュメモリソフトウェアブレーク	
□ JEDECタイブ連続書き込み	

8注意事項

8.1 動作モードについて

動作モードはシングルチップモードをご利用ください。 シングルブートモードでは JTAG 及び SWD にアクセスできないため ICE が使用できません。