TMPM46xFxx 内蔵 Flash メモリ 対応手順書

株式会社DTSインサイト

【ご注意】

- (1) 本書の内容の一部または、全部を無断転載することは禁止されています。
- (2) 本書の内容については、改良のため予告なしに変更することがあります。
- (3) 本書の内容について、ご不明な点やお気付きの点がありましたら、ご連絡ください。
- (4) 本製品を運用した結果の影響については、(3)項にかかわらず責任を負いかねますのでご了承ください。
- (5) 本書に記載されている会社名・製品名は、各社の登録商標、または商標です。
- © 2014 DTS INSIGHT CORPORATION. All rights reserved

Printed in Japan

改訂履歴

版	発行日付	変更内容
ner l		

- 第1版 2014.08.29 新規発行
- 第2版 2014.11.25 「2対応 Install kit CD バージョン」修正

目次

1	はじめに	5
2	対応 Install kit CD バージョン	5
3	事前準備·設定	5
	3.1 セキュリティ機能	5
	3.5 MPU 固有設定	6
	3.6 WatchDocTimer 無効スクリプトの実行	7
	3.7 内蔵 Flash に何も書き込まれていない場合	7
4	メモリマッピング設定	8
	4.1 フラッシュマッピング設定	8
	4.2 ICE 作業用ユーザーRAM 設定	9
5	フラッシュメモリイレース	10
6	フラッシュメモリダウンロード	10
7	フラッシュメモリソフトウェアブレーク	10

1はじめに

この資料は、フラッシュ書き込みに関する固有の注意事項について記載したものです。 従いまして、書き込みの手順等の ICE の操作方法に関しましては、 「microVIEW-PLUS ユーザーズマニュアル(共通編)/(固有編)」をご覧ください。

2 対応 Install kit CD バージョン

対応 Install kit CD バージョン

下記バージョン以上の Install Kit をご使用ください。

SoC 名	対応バージョン		
	adviceLUNA II H2X600IK	adviceLUNA SLX600	
TMPM461F10	1.11	3.11 で対応予定	
TMPM461F15	1.11	3.11 で対応予定	
TMPM462F10	1.11	3.11 で対応予定	
TMPM462F15	1.11	3.11 で対応予定	

3事前準備・設定

3.1 セキュリティ機能

※内蔵フラッシュメモリのセキュリティ機能を有効にしないでください。 セキュリティ機能を有効にしますと、デバッグ通信不可となり ICE が使用できなくなります。

セキュリティ機能が有効になる条件は以下の項目すべてに合致した場合となります。
(詳しくは SoC のデータシートをご覧ください)
- SECBIT レジスタのビットを"1"にセット
- 内蔵フラッシュメモリのライト/消去プロテクト用の

全てのプロテクトビットを"1"にセット

3.5 MPU 固有設定

[MPU]メニュー <mpu< th=""><th>」固有設定の注意点></th><th></th></mpu<>	」固有設定の注意点>	
MPU固有設定		
ユーザーシステム RE	SET CoreSight AP設定 AP設定	2 4 >
MPUタイプ	Cortex-M4 👻	
Core ID	0X410fc241	
エンディアン		
◎ リトルエンデ	イアン 〇ビッグエンディアン	
- JTAG/SWDクロ	シク	
Auto Config		手動設定
周波数	25	25MHz
¥10	MHz 🔻	
VEP		
◎ 有効	◎ 無効	
n RESET時FP	SCRを初期化する	
		**>セル

3.6 WatchDocTimer 無効スクリプトの実行

デバッガ接続後、Flash 書き込み中の WatchDogTimer を無効にするために、スクリプトファイル (TMPM46XFXX_Init_Flash.mvw)を実行してください。

初期化スクリプトは、microVIEW-PLUS インストールフォルダの以下にあります。 adviceLUNA HLX600 の場合 : C:¥YDC¥micro-VIEW-PLUS¥mpv¥HLX600 adviceLUNA II H2X600 の場合 : C:¥YDC¥micro-VIEW-PLUS¥mpv¥H2X600 (microVIEW-PLUS インストールディレクトリ=C:¥YDC¥micro-VIEW-PLUS の場合)

[ファイル]-[ログ実行]をクリックします。

[ログ実行]画面が表示されます。	
ログの実行	
በታንァብル(F)	
¥YDC¥FRD¥TMPM46XFXX4TMPM46XFXX_Init_Flash.mvw	TMPM46XFXX_Init_Flash.mvw を選択し[OK]ボタンを押下して
OK キャンセル	ください。

※WatchDocTimer 無効スクリプトを実行せずプログラムダウンロードを行った場合は、正常にダウン ロードできません。

3.7 内蔵 Flash に何も書き込まれていない場合

microVIEw-PLUS は、reset コマンドによる接続後、プログラム表示(逆 ASM 表示)のため、リセット ベクタ領域をダンプします。内蔵フラッシュメモリに何も書きこまれていないとき(ベクタテーブル が、0xFFFFFFFF)、0xFFFFFFEをダンプしようとしてしまい、"ICE Error No.f58: スティッキーエラ ー"が発生します。

【対策】

ツールバーの Reset ボタンを右クリックし、「Reset 同期設定」ウィンドウを開く。

Reset 同期設定	
🥅 Resetコマント1こ同期してコマントを発行する(1)	
 コマント^ベファイル(F) 	
	Reset に同期してプログラムを開く の設定を、OFF にする。
■ ResetL 同期、てつわゲラムを表示する(D)	(=reset コマンドでダンプしない)
OK ++>z#	

内蔵フラッシュメモリにプログラムがダウンロードできたら(正しいベクタテーブルの値が 書き込まれたら)、上記の設定を ON にもどしてご使用ください。

4メモリマッピング設定

4.1 フラッシュマッピング設定

フラッシュメモリのマッピングは、フラッシュメモリへのダウンロードおよび ソフトウェアブレーク機能を使用する場合に、設定が必要になります。

・メモリマッピングウィンドウを開きます。

環境→メモリマッピングを選択してください。

- ・選択後、以下のようにメモリマップ画面が表示されます。

: 刈り	マッヒ°ンク*					ų ×
X	ッピング	CS	HighSpeedPROBE			
No	アドレス範	Ħ	メモリ種別	アクセス属性	フラッシュメモリ種別	メモリ接続タイプ

・マッピング設定をおこないます。

メモリマッピング画面を右クリックし、"追加"を選択します。

* XEURYE°20*					ų ×
マッピング	CS High	ipeedPROBE			
No アドレス範	囲 メモリ種	別 アク	セス属性 フラッ	シュメモリ種別	メモリ接続タイプ
		追加			
		削除			
		変更 変更			

以下を例に設定してください

フッピングが生	
マッピング設定	
開始アドレス	
メモリ種別	フラッシュメモリを選択
ノービン小主のコ	フラッシュメモリ書き込み定義ファイル
フラッシュメモリ種別	TOSHIBA TMPM46XF15 (frd)を選択 ※2
メモリ接続タイプ	32bitx1
フラッシュメモリ定義フ	アイル(frd)提供サイトを表示する 32bit×1を選択
	OK キャンセル

※1 使用する MPU のメモリマップに合わせて設定してください。

※2 使用する MPU に合わせた「フラッシュメモリ書き込み定義ファイル(frd)」を選択してください。

4.2 ICE 作業用ユーザーRAM 設定

ICE 作業用ユーザーRAM はリード/ライト/フェッチが可能な領域を設定してください。 (例えば内蔵 RAM 領域を設定してください。領域の詳細は MPU のデータシートをご覧ください)

以下は、0x20000000から32KBサイズ分設定したときの設定例です。

ッピング設定	— ×
開始アドレス	2000000
ペモリ種別	ICE作業用ユーザーRAM ▼
使用可能サイズ	
使用可能サイズ	32Kバイト ・ OK キャンセル

5フラッシュメモリイレース

microVIEW-PLUS ユーザーズマニュアル 共通編(mvwPLUSj.pdf)の 「**5.2 フラッシュメモリの内容をイレースするためには**」をご覧ください。 なお、メモリマッピングの設定は本書に記載済みですので、その他についてご覧ください。

6フラッシュメモリダウンロード

microVIEW-PLUS ユーザーズマニュアル 共通編(mvwPLUSj.pdf)の 「5. フラッシュメモリヘプログラムをダウンロードする--フラッシュメモリ」をご覧ください。 なお、メモリマッピングの設定は本書に記載済みですので、その他についてご覧ください。

7フラッシュメモリソフトウェアブレーク

microVIEW-PLUS ユーザーズマニュアル 固有編(HLX600_jpn.pdf)の 「9.5 フラッシュメモリへソフトウェアブレークを設定する」をご覧ください。

なお、メモリマッピングの設定は本書に記載済みですので、その他についてご覧ください。 初期状態では、フラッシュメモリへのソフトウェアブレークが禁止されています。 禁止されている状態でフラッシュメモリへソフトウェアブレークを設定した場合は、次のエラー になります。

"ICE Error No.8c4: Set Software Break Verify Error"

フラッシュメモリへのソフトウェアブレーク設定を許可する場合は、MPU 固有設定 [その他] タ ブのフラッシュメモリソフトウェアブレークの「許可する」をチェックしてください。

MPU固有設定	×
同期メモリ操作 ハードウェア協調 その他 保守	4 >
ローディング等のアクセスサイズ	
MPU最大 ▼	
フラッシュメモリダウンロード	
セクタリトライ回数 0X0	
フラッシュメモリソフトウェアブレーク	
 ✓ 許可する 	
🥅 JEDECタイプ連続書き込み	