

LPCxxxx 内蔵 Flash メモリ 対応注意事項

【ご注意】

- (1) 本書の内容の一部または、全部を無断転載することは禁止されています。
- (2) 本書の内容については、改良のため予告なしに変更することがあります。
- (3) 本書の内容について、ご不明な点やお気付きの点がありましたら、ご連絡ください。
- (4) 本製品を運用した結果の影響については、(3)項にかかわらず責任を負いかねますのでご了承ください。
- (5) 本書に記載されている会社名・製品名は、各社の登録商標、または商標です。

© 2020 DTS INSIGHT CORPORATION. All rights reserved

Printed in Japan

改訂履歴

版	発行日付	変更内容
第 1 版	2020.03.04	新規発行

目次

1	はじめに	5
2	対応インストーラバージョン	5
3	事前設定	5
3.1	内蔵 Flash に何も書き込まれていない場合(Cortex-M 系).....	5
3.2	ベクタ領域のメモリマップ.....	6
4	フラッシュメモリ接続タイプ	6
5	ICE 作業用ユーザーRAM	6
6	フラッシュメモリ書き込み定義ファイル	6
7	注意事項	7

1 はじめに

この資料は、フラッシュ書き込みに関する固有の注意事項について記載したものです。従いまして、書き込みの手順等の ICE の操作方法に関しましては、「microVIEW-Xross ユーザーズマニュアル(共通編)/(固有基本編)」をご覧ください。

2 対応インストーラバージョン

以下のバージョンでお使いください。

Device Model	Supported Versions
	adviceXross SMX600
LPCxxxx ※	1.01以降
LPC43xx/18xx	1.01以降

※:LPC43xx/18xx 以外

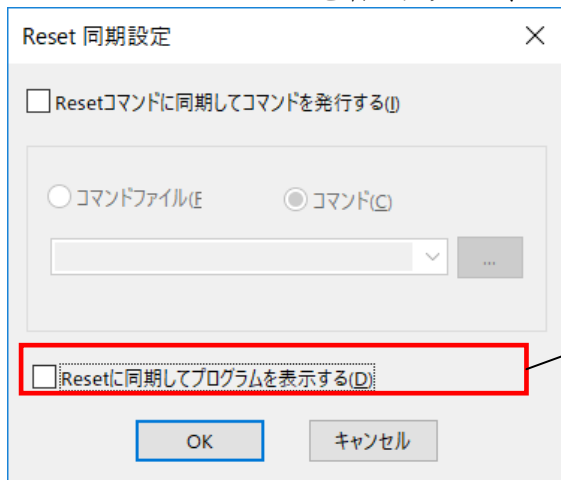
3 事前設定

3.1 内蔵 Flash に何も書き込まれていない場合(Cortex-M 系)

microVIEW-Xross は、reset コマンドによる接続後、プログラム表示(逆 ASM 表示)のため、リセットベクタ領域をダンプします。コアが Cortex-M 系の場合、内蔵フラッシュメモリに何も書き込まれていないとき(ベクタテーブルが、0xFFFFFFFF)、0xFFFFFFFFE をダンプしようとしてしまい、"ICE Error No.f58: スティックエラー"が発生します。

【対策】

ツールバーの Reset ボタンを右クリックし、「Reset 同期設定」ウィンドウを開く。



Reset に同期してプログラムを開くの設定を、OFF にする。
(= reset コマンドでダンプしない)

内蔵フラッシュメモリにプログラムがダウンロードできたら(正しいベクタテーブルの値が書き込まれたら)、上記の設定を ON にもどしてご使用ください。

3.2 ベクタ領域のメモリマップ

ベクタ領域が Flash 領域にマッピングされていない場合、本領域に対して正しく Flash 書き込みが行えないデバイスがあります。その場合、Mode を User Flash Mode に変更後 Flash 書き込みを行ってください。(設定内容はお使いの SoC によって変わります。詳細はお使いの SoC の manual をご参照下さい)

設定例

LPC Series	設定コマンド
LPC11xx	mem 1 #0x40048000 = 0x2
LPC13xx	mem 1 #0x40048000 = 0x2
LPC23xx	mem 1 #0xE01FC040 = 0x1

4 フラッシュメモリ接続タイプ

フラッシュメモリのメモリ接続タイプは 32bit×1 でお使いください。

5 ICE 作業用ユーザーRAM

メモリマッピングの ICE 作業用ユーザーRAM 設定は必ずおこなってください。

LPC43xx/18xx シリーズでは、使用可能サイズを 4KB 以上でお使いください。

また、ICE 作業用ユーザーRAM に次の 32byte (0x10089ff0 ~ 0x10089fff) を含まないように設定してください。フラッシュメモリに正しくデータがダウンロード出来ない場合があります。

6 フラッシュメモリ書き込み定義ファイル

LPC43xx/18xx シリーズのみ、以下の設定例のようにフラッシュメモリ書き込み定義ファイル(frd ファイル)を選択してください。

設定例(LPC4357FET256 の場合)

Flash 領域	frd ファイル
Flash A (0x1A000000 ~ 0x1A07FFFF)	LPC4357_bankA.frd
Flash B (0x1B000000 ~ 0x1B07FFFF)	LPC4357_bankB.frd

7 注意事項

フラッシュダウンロードを行う前に必ず RESET を行ってください。

JTAG クロック周波数を高速にすると、フラッシュダウンロードを行ったときに「0xF4D CoreSight ACK 待ちタイムアウト」エラーが発生することがあります。

この場合、microVIEW-Xross タブの[MPU(P)] - [MPU 固有設定] - [ユーザーシステム] - [JTAG クロック]の周波数設定は 1MHz を推奨します。

以下の機能には対応していません。

- ・ ICE 作業用 RAM 未設定でのフラッシュメモリダウンロード機能
- ・ フラッシュソフトウェアブレーク機能
OCD ブレークにて代用をお願いします
- ・ セクタイレース機能